

DAFTAR ISI

LEMBAR PENGESAHAN TUGAS AKHIR	ii
SURAT PERNYATAAN KARYA SENDIRI.....	iii
KATA PENGANTAR	vi
DAFTAR ISI.....	viii
DAFTAR GAMBAR	x
DAFTAR TABEL.....	xiii
BAB I PENDAHULUAN.....	1
1.1. Latar Belakang.....	1
1.2. Rumusan Masalah.....	2
1.3. Tujuan	2
1.3.1. Manfaat Bidang Akademis	3
1.3.2. Manfaat Praktis.....	3
1.4. Batasan Masalah	3
1.5. <i>State of the art</i>	3
1.6. Kerangka Pemikiran	6
1.7. Sistematika Penulisan	6
BAB II TINJAUAN PUSTAKA.....	8
2.1. Pembagi Daya.....	8
2.2. Pembagi daya Wilkinson	8
2.3. Teknik Pencatutan.....	9
2.4. Perhitungan Pembagi Daya.....	10
2.5. Parameter Modul Pembagi Daya	11
2.5.1. Parameter S	11
2.5.2. Koefisien Refleksi.....	12
2.5.3. Fasa pada Antena Susun.....	12
2.6. Antena <i>Phased Array</i>	12

BAB III	METODOLOGI PENELITIAN.....	14
3.1.	Identifikasi Masalah.....	14
3.2.	Analisis Kebutuhan.....	15
3.3.	Penentuan Spesifikasi Awal Perancangan	15
3.4.	Simulasi	15
3.5.	Realisasi Pembagi Daya.....	16
3.6.	Pengukuran Parameter Hasil Uji.....	16
3.7.	Analisis Akhir	16
BAB IV	PERANCANGAN DAN SIMULASI	17
4.2.	Perancangan	17
4.3.	Hasil Simulasi dan Pembahasan	21
4.3.1.	Pembagi Daya dengan Variasi Panjang Jalur Pencatu	21
4.3.2.	Pembagi Daya dengan Pergeseran Jalur Pencatu.....	27
BAB V	IMPLEMENTASI DAN ANALISIS	33
5.1.	Implementasi.....	33
5.2.	Pengukuran	33
5.3.	Analisis Implementasi Pembagi Daya	34
BAB VI	KESIMPULAN DAN SARAN.....	41
6.1.	Kesimpulan	41
6.2.	Saran	41
DAFTAR PUSTAKA	42
LAMPIRAN	44